|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **2.1 트랜지스터**   |  |  | | --- | --- | | **이미지** | **해설** | |  | 트랜지스터 | |  | 베이스 N 또는 P 핀에  전류가 흐르게 되면  양쪽에있는 n n 또는 p p를 연결시킨다 | |  | IC( Integrated Circuit ) 통합 회로  집접회로  트랜지스터 저항 콘덴서 다이오드 등을  하나의 칩에 설계하여 만듬.  더이상 트랜지스터를 이용하여 직접 게이트를  만들 필요가 없어짐 | |  | IC칩의 종류에 따라  And연산게이트 IC칩  Or연산 게이트 IC칩  등등 각목적에 맞는 IC칩의 등장 | |  | ALU( Arithmetic and Logical Unit )  산술 논리 연산 장치  각각의 역활을 하는 IC칩들을 ALU안에 전부 구현.  레지스터에서 입력을 받아  모든 IC계산을 하고  opcode중 멀티플렉서code를 이용해 원하는 연산을 하고 레지스터에 연산된 값을 반환 | |  | Controller Unit  제어장치  시스템 버스의 신호 제어  램의 명령어를 해석하고 읽어온다  명령어를 실행한다  ALU의 입력 오퍼랜드에 입력값을 전달하는 역활도함 | |  |  | | | |